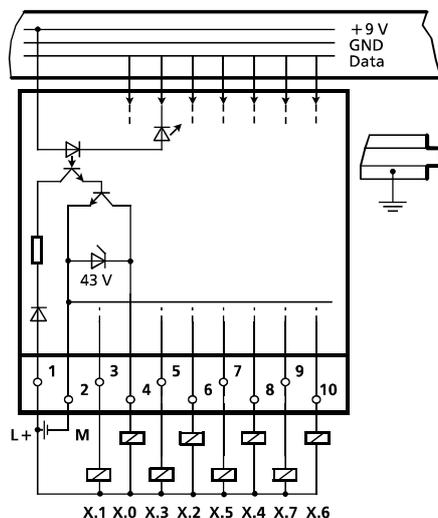
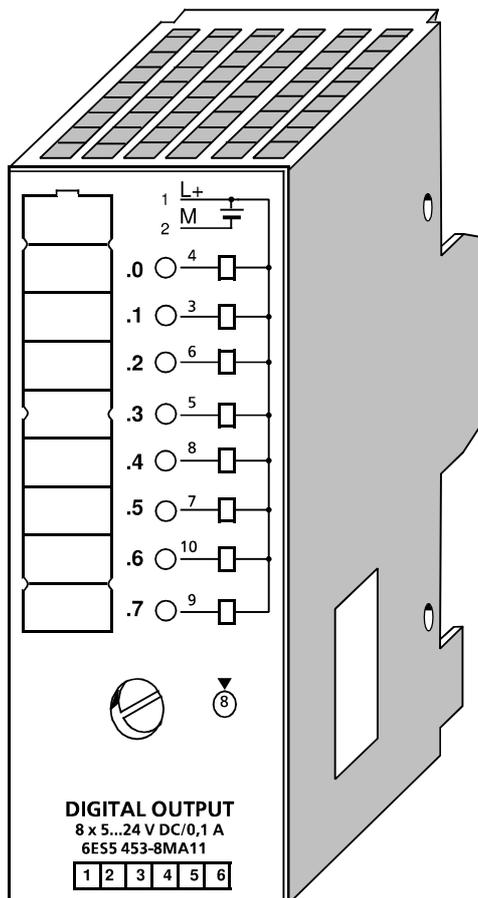


Digital-Ausgabebaugruppe 8 x DC 5 ... 24 V/0,1 A

(6ES5 453-8MA11)



Technische Daten

| | |
|------------------------------------------------------------------------------------------------------------|----------------------------------------|
| Adreßkennung (nur für ET 100U) | 8 DA |
| Ausgänge | 8 |
| Potentialtrennung - in Gruppen zu | ja 8 |
| Lastspannung L+ - Nennwert - Zulässiger Bereich (Welligkeit eingeschl.) - Wert bei $t < 0,5$ s | DC 5 ... 24 V 4,75 ... 30 V 35 V |
| Ausgangsspannung | TTL-kompatibel ¹ |
| Ausgangsstrom bei Signal "1" - Nennwert | 100 mA |
| Kurzschlußschutz | nein |
| Begrenzung der induktiven Abschaltung (intern) auf | - 19 V (bei 24 V) |
| Schaltfrequenz bei - ohmscher Last - induktiver Last | max. 100 Hz max. 2 Hz |
| Parallelschalten von 2 Ausgängen | möglich |
| Zulässige Umgebungs- temperatur des Gerätes - waagerechter Aufbau - senkrechter Aufbau | 0 ... 60 °C 0 ... 40 °C |
| Leitungslänge - ungeschirmt | max. 100 m |
| Bemessung der Isolation | nach VDE 0160 |
| Nennisolationsspannung (+9 V gegen 4) - Isolationsgruppe - geprüft mit | AC 12 V 1xB AC 500 V |
| Stromaufnahme - aus +9 V (CPU) - aus L+(ohne Last) | typ. 20 mA typ. 28 mA |
| Verlustleistung der Baugruppe | typ. 1 W |
| Gewicht | ca. 220 g |

¹ Transistor mit offenem Kollektor,
M-schaltend