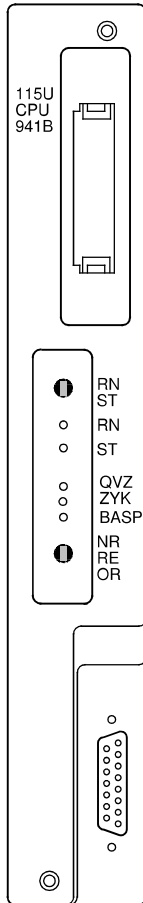


15.2.3 Zentralbaugruppen

Zentralbaugruppe CPU 941

(6ES5 941-7UB11)



Technische Daten

Speicherausbau (gesamt)	max. 9216 Anweisungen ¹
- interner Speicher	max. 1024 Anweisungen ¹
- Speichermodul (RAM)	max. 8192 Anweisungen ¹
- Speichermodul (EPROM)	max. 8192 Anweisungen ¹
- Speichermodul (EEPROM)	max. 8192 Anweisungen ¹

Bearbeitungszeit	
- je Binäroperation	ca. 1,6 µs
- je Wortoperation	ca. 1,6...160µs

Zyklusüberwachungszeit	ca. 500 ms (veränderbar)
-------------------------------	--------------------------

Merker	2048; wahlweise zur Hälfte oder alle remanent ²
---------------	--

Zeiten	
- Anzahl	128; wahlweise zur Hälfte oder alle remanent ²
- Zeitbereich	0,01...9990 s

Zähler	
- Anzahl	128; wahlweise zur Hälfte oder alle remanent ²
- Zählbereich	0...999 (vorwärts, rückwärts)

Digitaleingänge- Digitalausgänge - zus.	max. 2048
--	-----------

Analogeingänge- Analogausgänge - zus.	max. 128
--	----------

Organisationsbausteine	max. 256
Programmbausteine	max. 256
Funktionsbausteine	max. 256 (parametrierbar)
Schrittbausteine	max. 256
Datenbausteine	max. 254

Befehlsumfang	ca. 170 Befehle
----------------------	-----------------

benötigter Pufferstrom aus der Pufferbat- terie bei Netz-Aus	
- internes RAM	ca. 100 µA
- RAM-Speichermodul	ca. 200 µA

Stromaufnahme	
- aus 5 V (intern)	0,16 A
- aus 24 V (ohne PG)	0,04 A
(mit PG)	0,06 A

Verlustleistung der Baugruppe	typ. 2 W
- mit PG	typ. 2,5 W

Gewicht	ca. 0,8 kg
----------------	------------

¹ Eine Anweisung belegt normalerweise 2 Byte im Programmspeicher

² bei eingesetzter Pufferbatterie