

SIMATIC DP, Elektronikmodul f. ET200S, 2 AO U, 15mm Baubr., +/- 10V; 13Bit+VZ, 1..5V; 12Bit, Zykluszeit kleiner 1ms mit LED SF (Sammelfehler)



### Versorgungsspannung

#### Lastspannung L+

- Nennwert (DC) 24 V; vom Powermodul
- Verpolschutz Ja

### Eingangsstrom

- aus Lastspannung L+ (ohne Last), max. 130 mA
- aus Rückwandbus DC 3,3 V, max. 10 mA

### Verlustleistung

- Verlustleistung, max. 2 W

### Adressbereich

#### Adressraum je Modul

- Adressraum je Modul, max. 4 byte

### Analogausgaben

- Anzahl Analogausgänge 2
- Spannungsausgang, Kurzschluss-Schutz Ja
- Spannungsausgang, Kurzschlussstrom, max. 25 mA
- Zykluszeit (alle Kanäle), max. 1,5 ms

<b>Ausgangsbereiche, Spannung</b>	
• 1 V bis 5 V	Ja
• -10 V bis +10 V	Ja
<b>Anschluss der Aktoren</b>	
• für Spannungsausgang Zweileiter-Anschluss	Ja; ohne Kompensation der Leitungswiderstände
• für Spannungsausgang Vierleiter-Anschluss	Ja
<b>Bürdenwiderstand (im Nennbereich des Ausgangs)</b>	
• bei Spannungsausgängen, min.	1 k $\Omega$
• bei Spannungsausgängen, kapazitive Last, max.	1 $\mu$ F
<b>Zerstörgrenze gegen von außen angelegte Spannungen und Ströme</b>	
• Spannungen an den Ausgängen gegen MANA	15 V; max. 15 V dauerhaft; 75 V für max. 1 s (Tastverhältnis 1:20)
• Strom, max.	50 mA; DC
<b>Leitungslänge</b>	
• geschirmt, max.	200 m
<b>Analogwertbildung für die Ausgänge</b>	
<b>Integrations- und Wandlungszeit/Auflösung pro Kanal</b>	
• Auflösung mit Übersteuerungsbereich (Bit inklusive Vorzeichen), max.	14 bit; 1 bis 5 V: 12 bit, $\pm$ 10 V: 13 bit + VZ
<b>Einschwingzeit</b>	
• für ohmsche Last	0,1 ms
• für kapazitive Last	0,5 ms
• für induktive Last	0,5 ms
<b>Fehler/Genauigkeiten</b>	
Ausgangswelligkeit (bezogen auf Ausgangsbereich, Bandbreite 0 bis 50 kHz), (+/-)	0,02 %
Linearitätsfehler (bezogen auf Ausgangsbereich), (+/-)	0,02 %
Temperaturfehler (bezogen auf Ausgangsbereich), (+/-)	0,01 %/K
Übersprechen zwischen den Ausgängen, min.	-40 dB
Wiederholgenauigkeit im eingeschwungenen Zustand bei 25 °C (bezogen auf Ausgangsbereich), (+/-)	0,05 %
<b>Gebrauchsfehlergrenze im gesamten Temperaturbereich</b>	
• Spannung, bezogen auf Ausgangsbereich, (+/-)	0,4 %
<b>Grundfehlergrenze (Gebrauchsfehlergrenze bei 25 °C)</b>	
• Spannung, bezogen auf Ausgangsbereich, (+/-)	0,2 %
<b>Taktsynchronität</b>	
Taktsynchroner Betrieb (Applikation bis Klemme synchronisiert)	Nein
<b>Alarmer/Statusinformationen</b>	

Ersatzwerte aufschaltbar	Ja; 0 bis 65535 (Wertebereich muss innerhalb des Nennbereichs liegen)
<b>Diagnosemeldungen</b>	
• Diagnoseinformation auslesbar	Ja
• Kurzschluss	Ja
• Sammelfehler	Ja
<b>Diagnoseanzeige LED</b>	
• Sammelfehler SF (rot)	Ja
<b>Parameter</b>	
Bemerkung	7 byte
Diagnose Kurzschluss	sperrern / freigeben
Ausgabeart/-bereich	Deaktiviert / 1 bis 5 V / $\pm 10$ V
Sammeldiagnose	sperrern / freigeben
Verhalten bei CPU/Master-Stopp	Ausgang strom- und spannungslos / Ersatzwert schalten / letzten Wert halten
<b>Potenzialtrennung</b>	
<b>Potenzialtrennung Analogausgaben</b>	
• zwischen den Kanälen	Nein
• zwischen den Kanälen und Rückwandbus	Ja
• zwischen den Kanälen und Lastspannung L+	Ja
<b>Zulässige Potenzialdifferenz</b>	
zwischen MANA und M intern (UISO)	DC 75 V/AC 60 V
<b>Isolation</b>	
Isolation geprüft mit	DC 500 V
<b>Maße</b>	
Breite	15 mm
Höhe	81 mm
Tiefe	52 mm
<b>Gewichte</b>	
Gewicht, ca.	40 g
<b>letzte Änderung:</b>	16.08.2019