SIEMENS

Datenblatt

6ES7214-2BD23-0XB0

Ersatzteil SIMATIC S7-200, CPU 224XP Kompaktgerät, AC Stromvers. 14DE DC/10DA Relais, 2AE, 1AA, 12/16 KB Progr./10 KB Daten, 2 PPI/freiprogr. SS



Abbildung ähnlich

Versorgungsspannung	
Nennwert (AC)	
• AC 120 V	Ja
• AC 230 V	Ja
Lastspannung L+	
Nennwert (DC)	24 V
• zulässiger Bereich, untere Grenze (DC)	5 V
• zulässiger Bereich, obere Grenze (DC)	30 V
Lastspannung L1	
Nennwert (AC)	100 V; AC 100 V bis AC 230 V
• zulässiger Bereich, untere Grenze (AC)	5 V
• zulässiger Bereich, obere Grenze (AC)	250 V
• zulässiger Frequenzbereich, untere Grenze	47 Hz
• zulässiger Frequenzbereich, obere Grenze	63 Hz
Eingangaatram	
Eingangsstrom Einschaltstrom, max.	20 A; bei 264 V
LIIISOIIAIISIIOIII, IIIAX.	20 A, DGI 204 V

aus Versorgungsspannung L1, max.	220 mA · 25 his 100 mA /240 \/\· 70 his 220 mA /120 \/\·
aus versorgungsspannung L1, max.	220 mA; 35 bis 100 mA (240 V); 70 bis 220 mA (120 V); Ausgangsstrom für Erweiterungsbaugruppen (DC 5 V) 600 mA
Geberversorgung	
24 V-Geberversorgung	In a discissor Preside 00 4 Mbis 00 0 M
• 24 V	Ja; zulässiger Bereich: 20,4 V bis 28,8 V
Kurzschluss-Schutz	Ja; elektronisch bei 280 mA
 Ausgangsstrom, max. 	280 mA
Verlustleistung	
Verlustleistung, typ.	11 W
Speicher	
Anzahl Speichermodule (optional)	1; steckbares Speichermodul, Inhalt identisch mit integriertem
	EEPROM, zusätzlich können Rezepte, Datalogs und andere Files
	abgelegt werden
Arbeitsspeicher	
integriert (für Programm)	16 kbyte; 12 kbyte bei aktivem Run-Time Edit
• integriert (für Daten)	10 kbyte
Pufferung	
• vorhanden	Ja; Programm: gesamtes Programm wartungsfrei im integrierten
	EEPROM, programmierbar über CPU; Daten: gesamter vom PG /
	PC geladener DB 1 wartungsfrei im integrierten EEPROM, aktuelle Werte des DB 1 im RAM, remanente Merker, Zeiten,
	Zähler usw. wartungsfrei über Hochleistungskondensator; Batterie
	zur Langzeitpufferung optional
Batterie	
Pufferbatterie	
Pufferzeit, max.	100 h; (min. 70 h bei 40 °C); 200 Tage (typ.) mit optionalem
	Batteriemodul
CPU-Bearbeitungszeiten	
für Bitoperationen, max.	0,22 μs
Zähler, Zeiten und deren Remanenz	
S7-Zähler	
Anzahl	256
Remanenz	
— einstellbar	Ja; über Hochleistungskondensator oder Batterie
— untere Grenze	1
— obere Grenze	256
Zählbereich	
— untere Grenze	0
— obere Grenze	32 767
S7-Zeiten	
Anzahl	256

Remanenz	
— einstellbar	Ja; über Hochleistungskondensator oder Batterie
— obere Grenze	64
Zeitbereich	
— untere Grenze	1 ms
— obere Grenze	54 min; 4 Zeiten: 1 ms bis 30 s; 16 Zeiten: 10 ms bis 5 min; 236 Zeiten: 100 ms bis 54 min
Datenbereiche und deren Remanenz	
Merker	
• Anzahl, max.	32 byte
Remanenz vorhanden	Ja; M 0.0 bis M 31.7
• davon remanent mit Batterie	0 bis 255, über Hochleistungskondensator oder Batterie, einstellbar
 davon remanent ohne Batterie 	0 bis 112 in EEPROM, einstellbar
Hardware Aughau	
Hardware-Ausbau Anzahl Erweiterungsgeräte, max.	7; Es können nur Erweiterungsbaugruppen der S7-22x-Serie
, m.zam zimokorangegerake, maxi	verwendet werden. Wegen des begrenzten Ausgangsstroms kann der Einsatz von Erweiterungsbaugruppen Einschränkungen unterliegen.
anschließbare Programmiergeräte/PC	SIMATIC PG / PC, Standard-PC
Erweiterungsmodule	
● Analog-Ein-/Ausgänge, max.	38; 2 Ein- und 1 Ausgang on board, zusätzlich max. 28 Ein- und 7 Ausgänge (EM) oder max. 0 Ein- und 14 Ausgänge (EM)
Digital-Ein-/Ausgänge, max.	168; max. 94 Ein- und 74 Ausgänge (CPU + EM)
 AS-Interface-Ein-/Ausgänge, max. 	62; AS-Interface A/B-Slaves (CP 243-2)
Digitaleingaben	
Anzahl der Eingänge	14
M/P-lesend	Ja; wahlweise, je Gruppe
Eingangsspannung	
Nennwert (DC)	24 V
• für Signal "0"	0 V bis 5 V; 0 V bis 1 V (I0.3 bis I0.5)
• für Signal "1"	min. 15 V; mind. 4 V (I 0.3 bis I 0.5)
Eingangsstrom	
● für Signal "1", typ.	2,5 mA; 8 mA für I0.3 bis I0.5
Eingangsverzögerung (bei Nennwert der Eingangsspar	nnung)
für Standardeingänge	
— parametrierbar	Ja; Alle
— bei "0" nach "1", min.	0,2 ms
— bei "0" nach "1", max.	12,8 ms
für Alarmeingänge	
für Alarmeingänge — parametrierbar	Ja; E 0.0 bis E 0.3

— parametrierbar	Ja; (E 0.0 bis E 1.5) bis zu 200 kHz
Leitungslänge	
• geschirmt, max.	500 m; Standardeingang: 500 m, Schnelle Zähler: 50 m
• ungeschirmt, max.	300 m; nicht für High-Speed Signale
Digitalausgaben	
Anzahl der Ausgänge	10; Relais
Kurzschluss-Schutz	Nein; extern vorzusehen
Schaltvermögen der Ausgänge	
• bei ohmscher Last, max.	2 A
• bei Lampenlast, max.	200 W; 30 W bei DC, 200 W bei AC
Ausgangsspannung	
● für Signal "1", min.	L+ / L1
Ausgangsstrom	
● für Signal "1" Nennwert	2 A
• für Signal "0" Reststrom, max.	0 mA
Ausgangsverzögerung bei ohmscher Last	
• "0" nach "1", max.	10 ms; alle Ausgänge
• "1" nach "0", max.	10 ms; alle Ausgänge
Parallelschalten von zwei Ausgängen	
• zur Leistungserhöhung	Nein
Schaltfrequenz	
der Impulsausgänge, bei ohmscher Last, max.	1 Hz
Summenstrom der Ausgänge (je Gruppe)	
alle Einbaulagen	
— bis 40 °C, max.	10 A
waagerechte Einbaulage	
— bis 55 °C, max.	10 A
Relaisausgänge	
Anzahl Relaisausgänge, integriert	10
Anzahl Schaltspiele, max.	10 000 000; mechanisch 10 Mio., bei Lastnennspannung 100 000
Leitungslänge	10 000 000, mediamson 10 mio., bei Eastierinspannung 100 000
	500 m
• geschirmt, max.	150 m
• ungeschirmt, max.	130 111
Analogeingaben	
Anzahl Analogpotentiometer	2; Analogpotentiometer; Auflösung 8 bit
Geber	
Anschließbare Geber	
• 2-Draht-Sensor	Ja
— zulässiger Ruhestrom (2-Draht-Sensor),	1 mA
max.	
1. Schnittstelle	

MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 co CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen co, OP), S7-200-interne CPU/CPU-Kommunikation; agungsraten 9,6/19,2/187,5 kbit/s frei programmierbare Schnittstelle mit Interruptmöglichkeit iellen Datenaustausch mit Fremdgeräten mit ASCII-coll-Baudraten: 1,2 / 2,4 / 4,8 / 9,6 / 19,2 / 38,4 / 57,6 / 115,2 das PC- / PPI-Kabel kann auch als RS 232- / RS 485-zer verwendet werden bit/s kbit/s MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 co CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen co, OP), S7-200-interne CPU/CPU-Kommunikation;
OO CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s PPI-Protokoll für Programmierfunktionen, HMI-Funktionen 10, OP), S7-200-interne CPU/CPU-Kommunikation; agungsraten 9,6/19,2/187,5 kbit/s frei programmierbare Schnittstelle mit Interruptmöglichkeit iellen Datenaustausch mit Fremdgeräten mit ASCII-oll-Baudraten: 1,2 / 2,4 / 4,8 / 9,6 / 19,2 / 38,4 / 57,6 / 115,2 das PC- / PPI-Kabel kann auch als RS 232- / RS 485-zer verwendet werden bit/s kbit/s MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 O CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen
OO CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s PPI-Protokoll für Programmierfunktionen, HMI-Funktionen 10, OP), S7-200-interne CPU/CPU-Kommunikation; agungsraten 9,6/19,2/187,5 kbit/s frei programmierbare Schnittstelle mit Interruptmöglichkeit iellen Datenaustausch mit Fremdgeräten mit ASCII-oll-Baudraten: 1,2 / 2,4 / 4,8 / 9,6 / 19,2 / 38,4 / 57,6 / 115,2 das PC- / PPI-Kabel kann auch als RS 232- / RS 485-zer verwendet werden bit/s kbit/s MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 O CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen
200, OP), S7-200-interne CPU/CPU-Kommunikation; agungsraten 9,6/19,2/187,5 kbit/s If frei programmierbare Schnittstelle mit Interruptmöglichkeit iellen Datenaustausch mit Fremdgeräten mit ASCII-oll-Baudraten: 1,2 / 2,4 / 4,8 / 9,6 / 19,2 / 38,4 / 57,6 / 115,2 das PC- / PPI-Kabel kann auch als RS 232- / RS 485-zer verwendet werden bit/s kbit/s AMPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 OCPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen
iellen Datenaustausch mit Fremdgeräten mit ASCII- oll-Baudraten: 1,2 / 2,4 / 4,8 / 9,6 / 19,2 / 38,4 / 57,6 / 115,2 das PC- / PPI-Kabel kann auch als RS 232- / RS 485- zer verwendet werden bit/s kbit/s erte RS 485 - Schnittstelle 5 MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 00 CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen
erte RS 485 - Schnittstelle 5 MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 00 CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen
erte RS 485 - Schnittstelle 5 MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 00 CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen
erte RS 485 - Schnittstelle 5 MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 00 CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen
MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 OCPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s
MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 OCPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s
MPI-Slave zum Datenaustausch mit MPI-Mastern (S7-300 00 CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s
00 CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen
00 CPUs, OPs, TDs, Push Button Panels); S7-200-interne CPU-Kommunikation ist im MPI-Netz eingeschränkt möglich; agungsraten 19,2 / 187,5 kbit/s t PPI-Protokoll für Programmierfunktionen, HMI-Funktionen
00 OD) S7 200 interne CDI/CDI Kommunikation:
agungsraten 9,6/19,2/187,5 kbit/s
frei programmierbare Schnittstelle mit Interruptmöglichkeit iellen Datenaustausch mit Fremdgeräten mit ASCII-oll-Baudraten: 1,2 / 2,4 / 4,8 / 9,6 / 19,2 / 38,4 / 57,6 / 115,2 das PC- / PPI-Kabel kann auch als RS 232- / RS 485-zer verwendet werden
nelle Zähler (2 bis 200 kHz und 4 bis 30 kHz), 32 bit (inkl. chen), verwendbar als Vor- / Rückwärtszähler oder zum luss von Inkrementalgebern mit 2 um 90° versetzten treihen (max. 1 bis 100 kHz und 3 bis 20 kHz (A/B-Zähler)); etrierbarer Freigabe- und Reseteingang; ptmöglichkeiten (inkl. Aufruf eines Unterprogramms mit gem Inhalt) bei Erreichen des Sollwertes; chtungsumkehr usw.
l z
eigende Flanken und / oder 4 fallende Flanken
ei h Is m tic k

Potenzialtrennung Digitaleingaben	
 zwischen den Kanälen 	Ja
 zwischen den Kanälen, in Gruppen zu 	6 und 8
Potenzialtrennung Digitalausgaben	
 zwischen den Kanälen 	Ja; Relais
• zwischen den Kanälen, in Gruppen zu	3 und 4
Zulässige Potenzialdifferenz	
zwischen verschiedenen Stromkreisen	DC 500 V zwischen DC 24 V und DC 5 V; AC 1500 V zwischen DC 24 V und AC 230 V
Schutzart und Schutzklasse	
Schutzart nach EN 60529	
● IP20	Ja
Umgebungsbedingungen	
Umgebungstemperatur im Betrieb	
 waagerechte Einbaulage, min. 	0 °C
 waagerechte Einbaulage, max. 	55 °C
 senkrechte Einbaulage, min. 	0 °C
• senkrechte Einbaulage, max.	45 °C
Luftdruck nach IEC 60068-2-13	
zulässiger Bereich, untere Grenze	860 hPa
• zulässiger Bereich, obere Grenze	1 080 hPa
Relative Luftfeuchte	
Betrieb, min.	5 %
Betrieb, max.	95 %; RH-Beanspruchungsgrad 2 nach IEC 1131-2
Projektierung	
Programmierung	
● Operationsvorrat	Bit-, Vergleichs-, Zeit-, Zähl-, Uhr-, Übertragungs-, Tabellen-, Verknüpfungs-, Schiebe- und Rotier-, Umwandlungs-, Programmsteuerungs-, Interrupt- und Kommunikations-, Stack-Operationen, Festpunktarithmetik, Gleitpunktarithmetik, Numerische Funktionen
 Programmbearbeitung 	freier Zyklus (OB 1), alarmgesteuert, zeitgesteuert (1 bis 255 ms)
 Programmorganisation 	1 OB, 1 DB, 1 SDB Unterprogramme mit / ohne Parameterübergabe
Anzahl Unterprogramme, max.	64
Programmiersprache	
— КОР	Ja
— FUP	Ja
— AWL	Ja
Know-how-Schutz	
Anwenderprogrammschutz/Passwortschutz	Ja; 3-stufiger Passwortschutz

Anschlusstechnik		
steckbare I/O-Klemmen	Ja	
Maße		
Breite	140 mm	
Höhe	80 mm	
Tiefe	62 mm	
Gewichte		
Gewicht, ca.	440 g	
letzte Änderung:	13.04.2018	