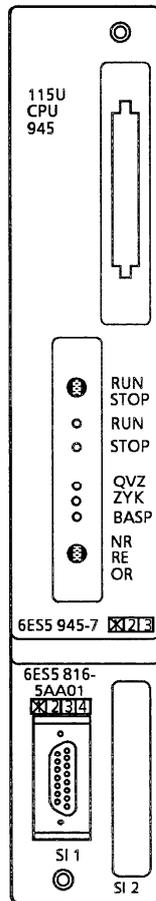


15.2.3 Zentralbaugruppe

Zentralbaugruppe CPU 945

(6ES5 945-7UA1./2.)



Technische Daten

Speicherausbau (gesamt)	max. 256/384 kByte
- interner Speicher	max. 256/384 kByte
- Speichermodul (Flash-EPROM)	max. 128/256/384 kByte
Befehlsbearbeitungszeiten	ca. 0,1 μ s - 1,35 μ s
Uhr	
- Ganggenauigkeit t_g	± 2 s /Tag
- Temperaturabhängigkeit t_A (Umgebungstemperatur T_U in $^{\circ}$ C)	$-3,5 \times (T_U - 15)^2$ ms /Tag
- z.B. Toleranz bei 40 $^{\circ}$ C	± 2 s - 3,5 x (40 - 15) ² ms/Tag
	ca. 0...- 4s /Tag
Zyklusüberwachungszeit	ca. 500 ms (veränderbar)
Merker	2048; wahlweise zur Hälfte oder alle remanent ¹
S-Merker	32768; wahlweise zur Hälfte oder alle remanent ¹
Zeiten	
- Anzahl	256; wahlweise alle oder T 0 ... 63 remanent ¹
- Zeitbereich	0,01...9990 s
Zähler	
- Anzahl	256; wahlweise alle oder Z 0 ... 63 remanent ¹
- Zählbereich	0...999 (vorwärts, rückwärts)
Digitaleingänge-Digitalausgänge - zus.	max. 8192
Analogeingänge-Analogausgänge - zus.	max. 256
Organisationsbausteine	max. 256
Programmbausteine	max. 256
Funktionsbausteine (FB/FX)	max. 512 (parametrierbar)
Schrittbausteine	max. 256
Datenbausteine (DB/DX)	max. 512
Befehlsumfang	ca. 270 Befehle
benötigter Pufferstrom aus der Pufferbatterie bei Netz-Aus	
- internes RAM	ca. 100 μ A
Stromaufnahme (ohne Schnittstellenmodul)	
- aus 5 V (intern)	typ. 0,5 A
- aus 24 V	0,06 A
Verlustleistung der Baugruppe (ohne Schnittstellenmodul)	typ. 4,2 W
Gewicht	ca. 0,8 kg

¹ bei eingesetzter Pufferbatterie